



# CPH5821

MOSFET : P チャネル MOS 形シリコン電界効果トランジスタ  
SBD : ショットキバリアダイオード  
汎用スイッチングデバイス

## 特長

- ・ DC / DC コンバータ用。
- ・ P チャネル MOS 形電界効果トランジスタ (MCH3312) とショットキバリアダイオード (SBS004) を 1 パッケージに内蔵した複合タイプであり、高密度実装が可能である。
- ・ [ MOS ]
  - ・ 4V 駆動。
- ・ [ SBD ]
  - ・ 逆回復時間が短い。
  - ・ 低順電圧。

## 絶対最大定格 Absolute Maximum Ratings / Ta=25

項目	記号	条件	定格値	unit
[ MOSFET 部 ]				
ドレイン・ソース電圧	VDSS		- 30	V
ゲート・ソース電圧	VGSS		± 20	V
ドレイン電流 (DC)	ID		- 2	A
ドレイン電流 (パルス)	IDP	PW 10μs, duty cycle 1%	- 8	A
許容損失	PD	セラミック基板 (600mm <sup>2</sup> × 0.8mm) 装着時 1unit	0.9	W
チャネル温度	Tch		150	
保存周囲温度	Tstg		- 55 ~ + 125	
[ SBD 部 ]				
繰り返しピーク逆電圧	VRRM		15	V
非繰り返しピーク逆サージ電圧	VRSM		15	V
平均整流電流	IO		1	A
サージ電流	IFSM	50Hz 正弦波 1 サイクル	10	A
接合部温度	Tj		- 55 ~ + 125	
保存周囲温度	Tstg		- 55 ~ + 125	

単体品名表示 : QX

- 本書記載の製品は、極めて高度の信頼性を要する用途 (生命維持装置、航空機のコントロールシステム等、多大な人的・物的損害を及ぼす恐れのある用途) に対応する仕様にはなっておりません。そのような場合には、あらかじめ三洋電機販売窓口までご相談下さい。
- 本書記載の規格値 (最大定格、動作条件範囲等) を瞬時たりとも越えて使用し、その結果発生した機器の欠陥について、弊社は責任を負いません。

# CPH5821

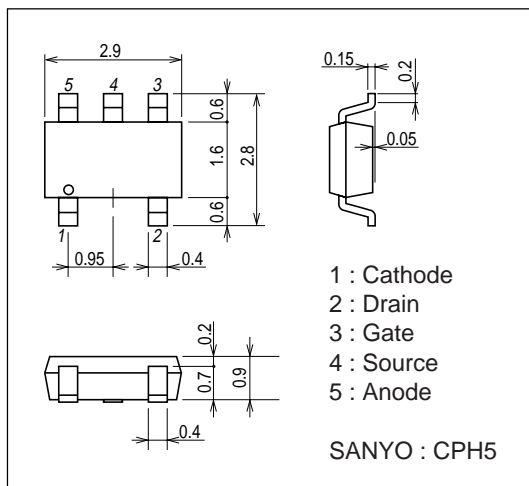
## 電気的特性 Electrical Characteristics / Ta=25

項目	記号	条件	定格値			unit
			min	typ	max	
[MOSFET 部]						
ドレイン・ソース降伏電圧	$V_{(BR)DSS}$	$I_D = -1\text{mA}$ , $V_{GS}=0$	- 30			V
ドレイン・ソースしゃ断電流	$I_{DSS}$	$V_{DS} = -30\text{V}$ , $V_{GS}=0$			- 1	$\mu\text{A}$
ゲート・ソースもれ電流	$I_{GSS}$	$V_{GSS} = \pm 16\text{V}$ , $V_{DS}=0$			$\pm 10$	$\mu\text{A}$
ゲート・ソースしゃ断電圧	$V_{GS(off)}$	$V_{DS} = -10\text{V}$ , $I_D = -1\text{mA}$	- 1.2		- 2.6	V
順伝達アドミタンス	$ y_{fs} $	$V_{DS} = -10\text{V}$ , $I_D = -1\text{A}$	1.2	2.0		S
ドレイン・ソース間オン抵抗	$R_{DS(on)1}$	$I_D = -1\text{A}$ , $V_{GS} = -10\text{V}$		110	145	$\text{m}\Omega$
	$R_{DS(on)2}$	$I_D = -500\text{mA}$ , $V_{GS} = -4\text{V}$		205	290	$\text{m}\Omega$
入力容量	$C_{iss}$	$V_{DS} = -10\text{V}$ , $f=1\text{MHz}$		200		pF
出力容量	$C_{oss}$	$V_{DS} = -10\text{V}$ , $f=1\text{MHz}$		47		pF
帰還容量	$C_{rss}$	$V_{DS} = -10\text{V}$ , $f=1\text{MHz}$		32		pF
ターンオン遅延時間	$t_d(on)$	指定回路において		7.2		ns
立ち上がり時間	$t_r$	指定回路において		2.9		ns
ターンオフ遅延時間	$t_d(off)$	指定回路において		21		ns
下降時間	$t_f$	指定回路において		8.7		ns
総ゲート電荷量	$Q_g$	$V_{DS} = -10\text{V}$ , $V_{GS} = -10\text{V}$ , $I_D = -2\text{A}$		5.5		nC
ゲート・ソース電荷量	$Q_{gs}$	$V_{DS} = -10\text{V}$ , $V_{GS} = -10\text{V}$ , $I_D = -2\text{A}$		0.98		nC
ゲート・ドレイン電荷量	$Q_{gd}$	$V_{DS} = -10\text{V}$ , $V_{GS} = -10\text{V}$ , $I_D = -2\text{A}$		0.82		nC
ダイオード順電圧	$V_{SD}$	$I_S = -2\text{A}$ , $V_{GS}=0$		- 0.85	- 1.5	V
[SBD 部]						
逆電圧	$V_R$	$I_R=1\text{mA}$	15			V
順電圧	$V_{F1}$	$I_F=0.5\text{A}$		0.30	0.35	V
	$V_{F2}$	$I_F=1\text{A}$		0.35	0.40	V
逆電流	$I_R$	$V_R=6\text{V}$			500	$\mu\text{A}$
端子間容量	$C$	$V_R=10\text{V}$ , $f=1\text{MHz}$ サイクル		42		pF
逆回復時間	$t_{rr}$	$I_F=I_R=100\text{mA}$ , 指定回路において			15	ns

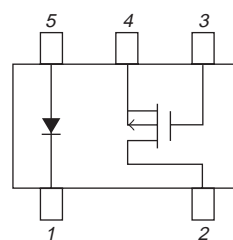
## 外形図

unit : mm

2171



## 電気的接続図

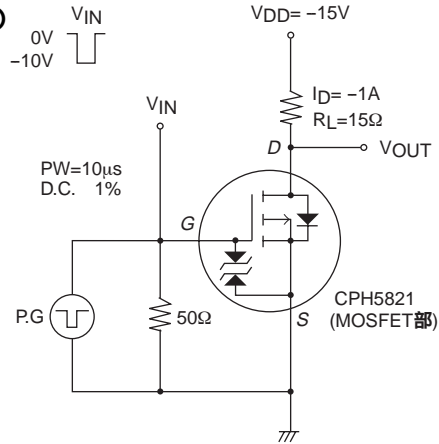


- 1 : Cathode
- 2 : Drain
- 3 : Gate
- 4 : Source
- 5 : Anode

Top view

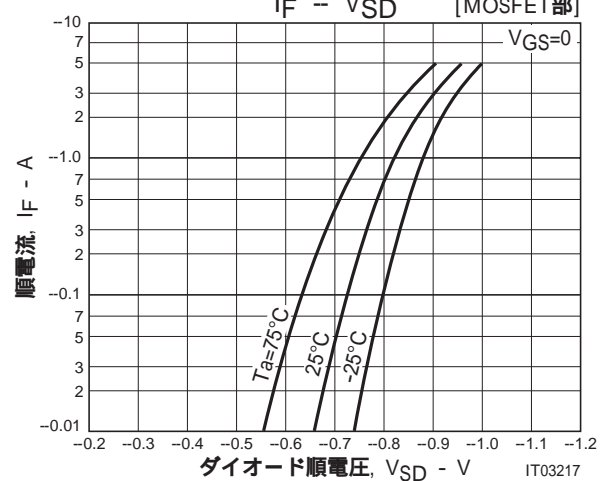
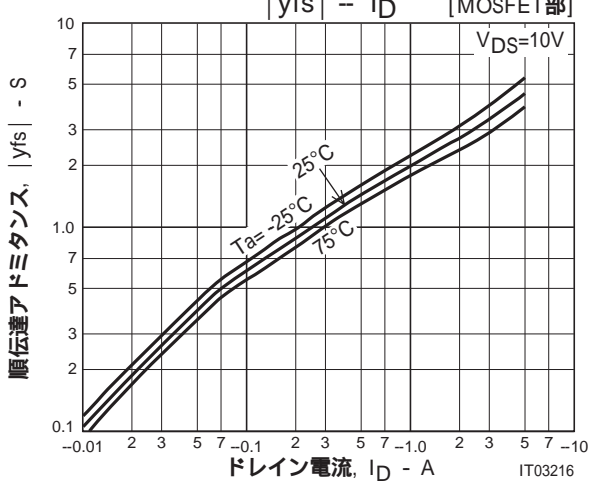
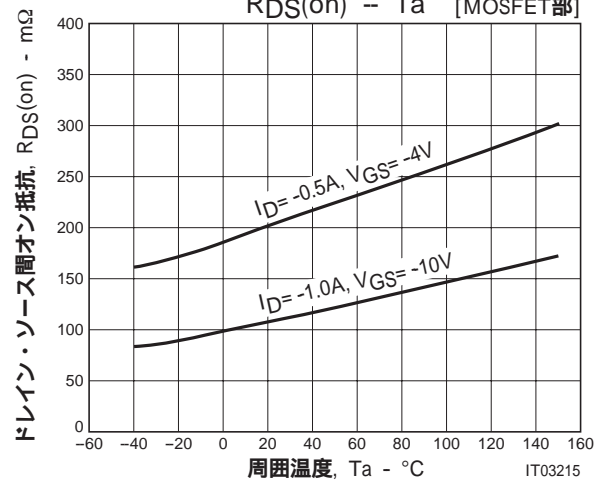
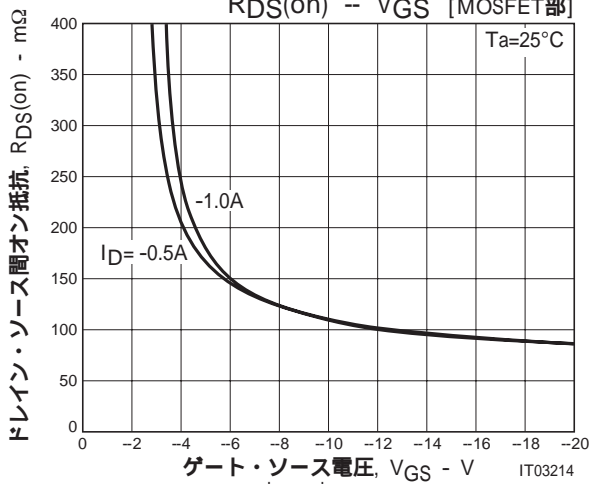
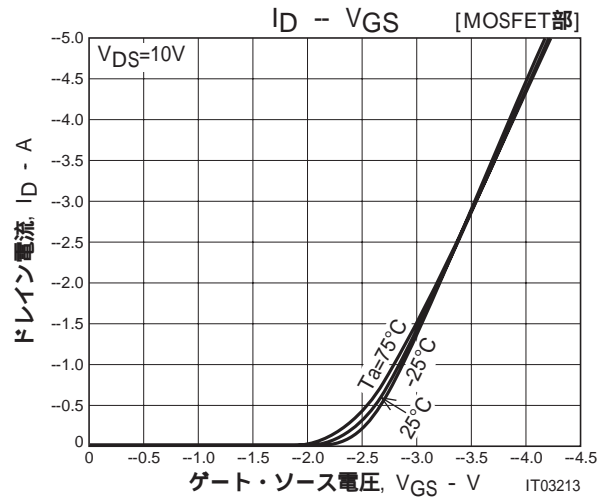
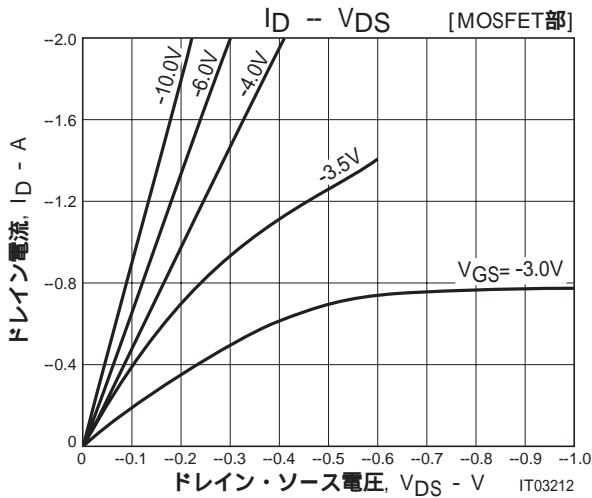
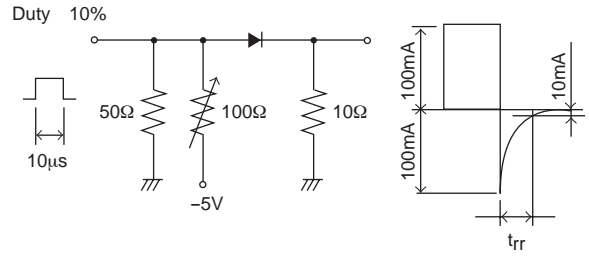
## スイッチングタイム測定回路図

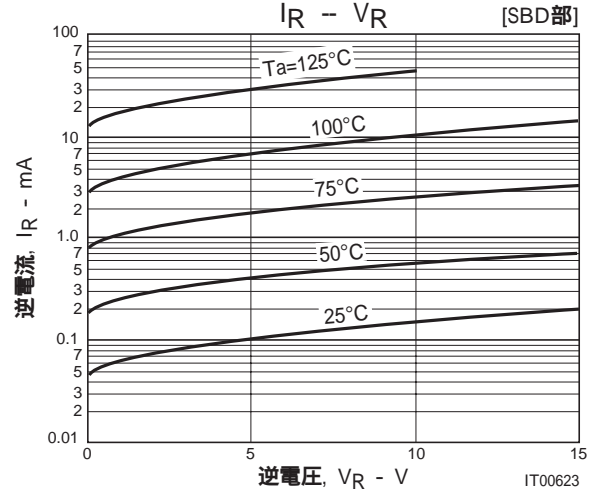
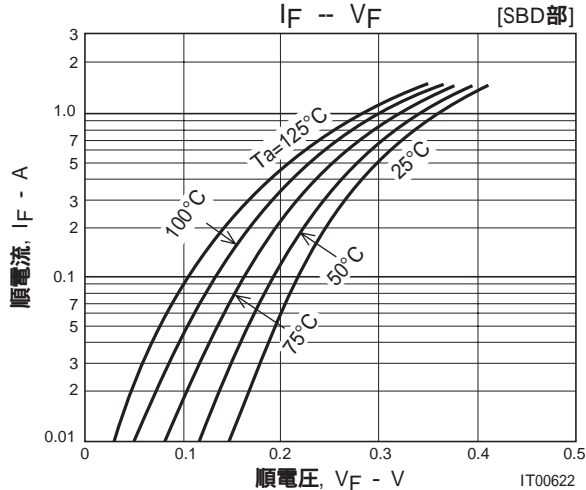
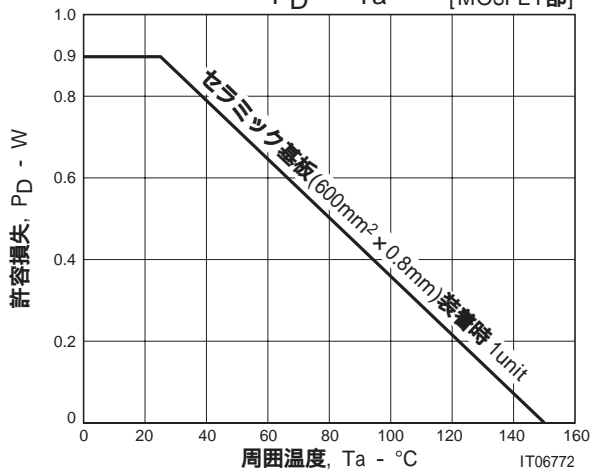
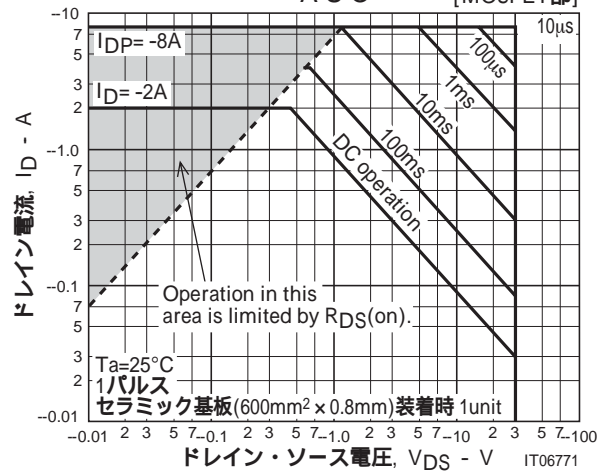
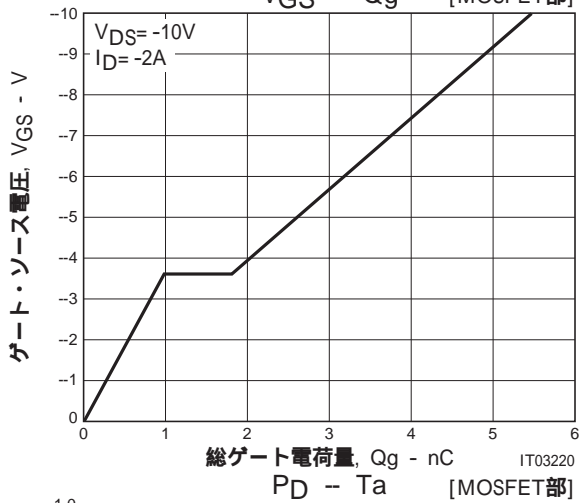
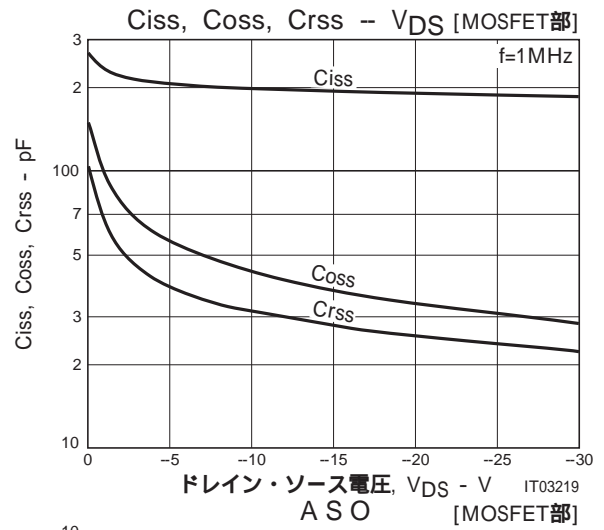
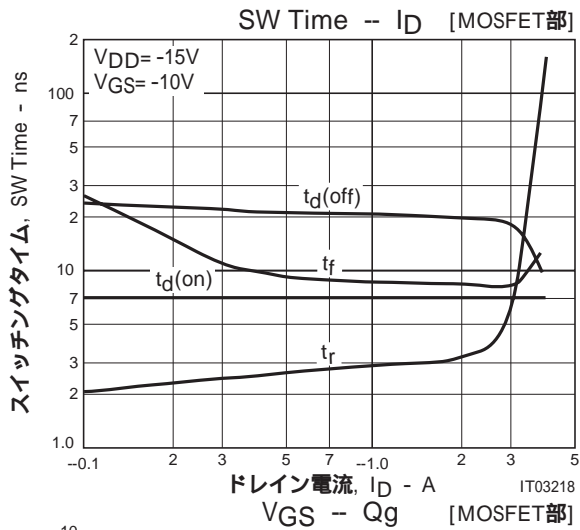
(MOSFET 部)

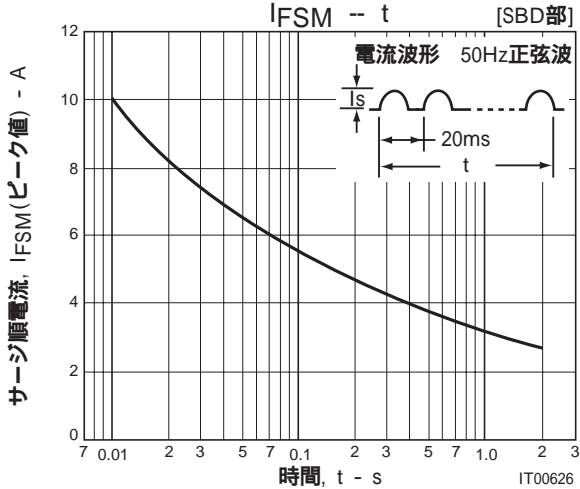
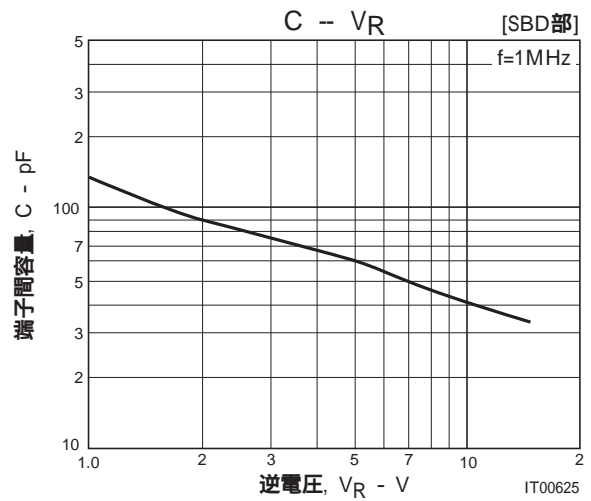
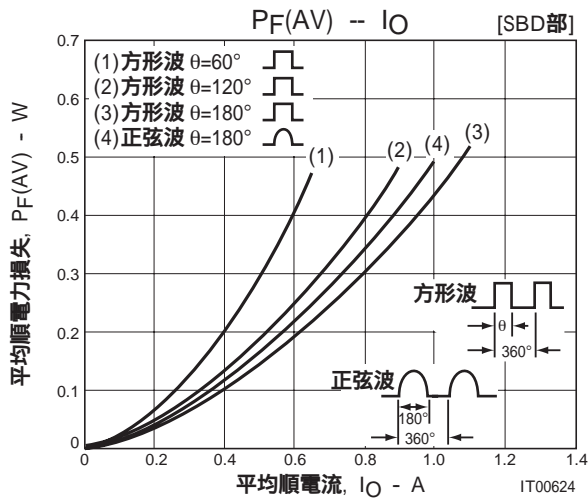


## trr 指定回路図

(SBD 部)







- 本書記載の製品は、定められた条件下において、記載部品単体の性能・特性・機能などを規定するものであり、お客様の製品（機器）での性能・特性・機能などを保証するものではありません。部品単体の評価では予測できない症状・事態を確認するためにも、お客様の製品で必要とされる評価・試験を必ず行って下さい。
- 弊社は、高品質・高信頼性の製品を供給することに努めております。しかし、半導体製品はある確率で故障が生じてしまいます。この故障が原因となり、人命にかかわる事故、発煙・発火事故、他の物品に損害を与えてしまう事故などを引き起こす可能性があります。機器設計時には、このような事故を起こさないような、保護回路・誤動作防止回路等の安全設計、冗長設計・機構設計等の安全対策を行って下さい。
- 本書記載の製品が、外国為替及び外国貿易法に定める規制貨物（役務を含む）に該当する場合、輸出する際に同法に基づく輸出許可が必要です。
- 弊社の承諾なしに、本書の一部または全部を、転載または複製することを禁止します。
- 本書に記載された内容は、製品改善および技術改良等により将来予告なしに変更することがあります。したがって、ご使用の際には、「納入仕様書」でご確認下さい。
- この資料の情報（掲載回路および回路定数を含む）は一例を示すもので、量産セットとしての設計を保証するものではありません。また、この資料は正確かつ信頼すべきものであると確信しておりますが、その使用にあたって第3者の工業所有権その他の権利の実施に対する保証を行うものではありません。